

BLE下低频时钟的选择

时钟支持与枚举

1. ch577 ch578 ch579:
 - LFXO外部晶体32.768K
 - 内部RC:32.000K
 - 内部RC:32.768K
2. ch573 ch571 ch570:
 - LFXO外部晶体32.768K
 - 内部RC:32.000K
 - 内部RC:32.768K
 - 基于高频晶体的分频

设置

ch577 ch578 ch579 在keil中:

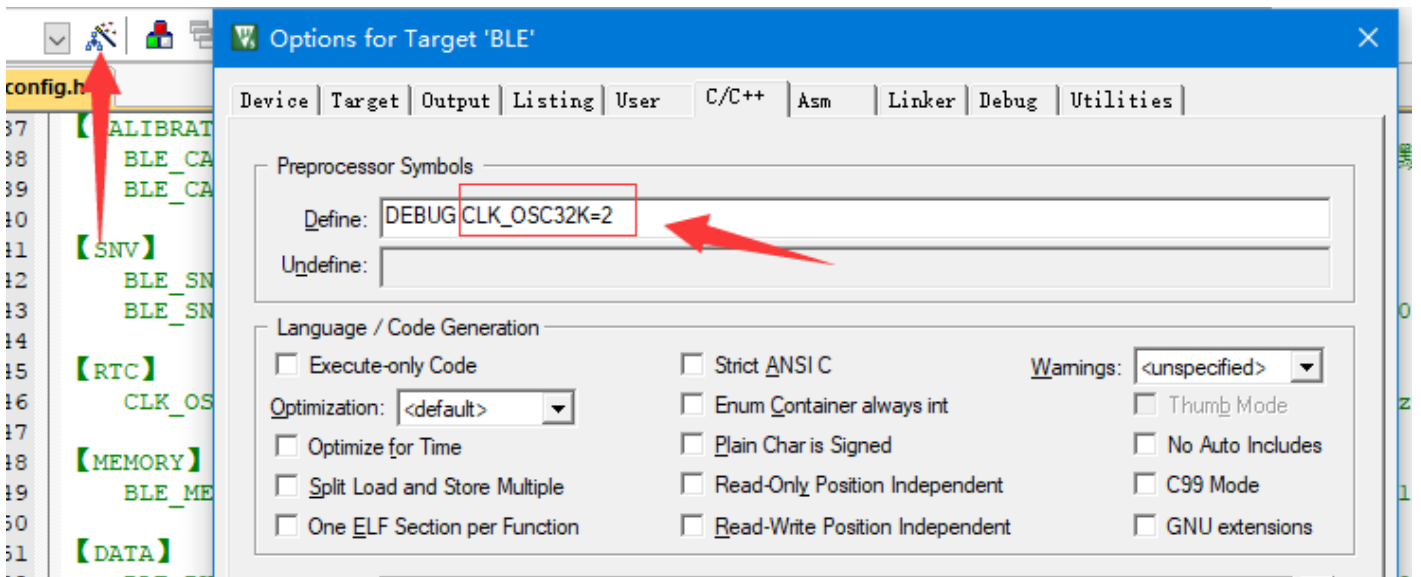
查看LF CLK 配置说明:

```

37  【CALIBRATION】
38  BLE_CALIBRATION_ENABLE          - 是否打开定时校准的功能，单次校准耗时小于10ms( 默认:TRUE )
39  BLE_CALIBRATION_PERIOD          - 定时校准的周期，单位ms( 默认:120000 )
40
41  【SNV】
42  BLE_SNV                          - 是否开启SNV功能，用于储存绑定信息( 默认:TRUE )
43  BLE_SNV_ADDR                      - SNV信息保存地址，使用data flash最后( 默认:0x3EC00 )
44
45  【RTC】
46  CLK_OSC32K                        - RTC时钟选择，如包含主机角色必须使用外部32K( 默认:0 外部(32768Hz)，1: 内部(32000Hz)，2: 内部(32768Hz)
47
48  【MEMORY】
49  BLE_MEMHEAP_SIZE                  - 蓝牙协议栈使用的RAM大小，不小于6K ( 默认:(1024*8) )
50
51  【DATA】
52  BLE_BUFF_MAX_LEN                  - 单个连接最大包长度( 默认:27 (ATT_MTU=23)，取值范围[27~251] )
53  BLE_BUFF_NUM                      - 控制器缓存的包数量( 默认:5 )
54  BLE_TX_NUM_EVENT                  - 单个连接事件最多可以发多少个数据包( 默认:1 )
55  BLE_TX_POWER                      - 发射功率( 默认:LL_TX_POWEER_0_DBM (0dBm) )
56

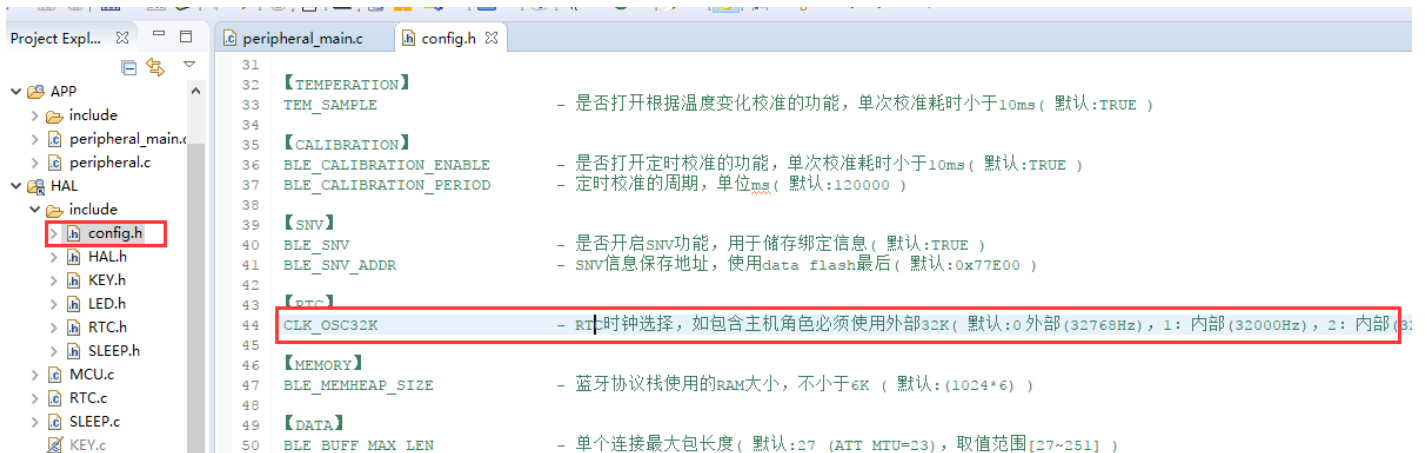
```

在keil中配置为 内部RC 32.768K:



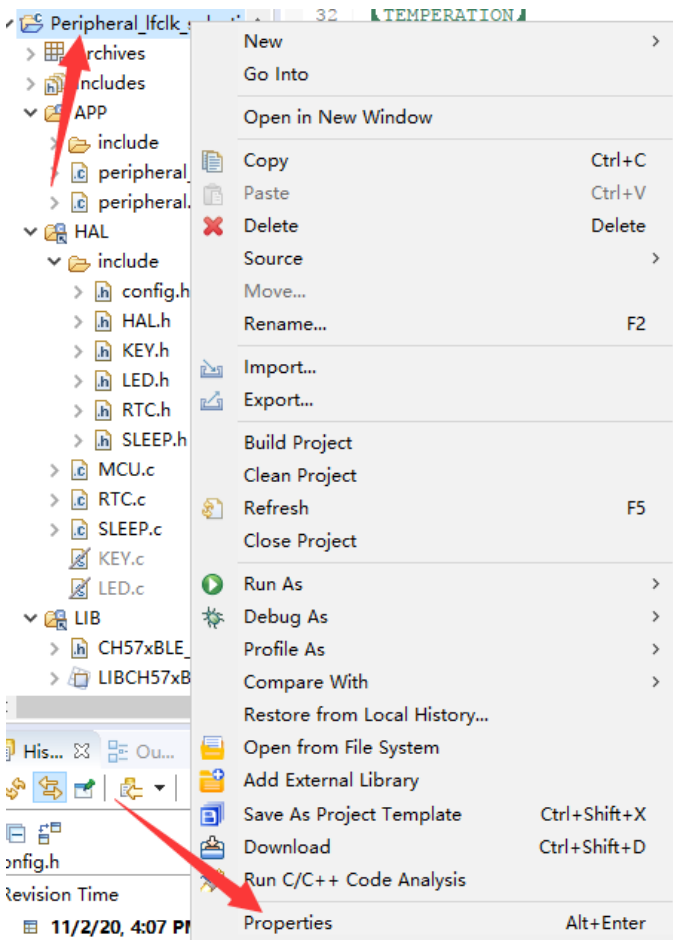
ch573 ch571 ch570 在Mounriver studio中:

查看LF CLK 配置说明:

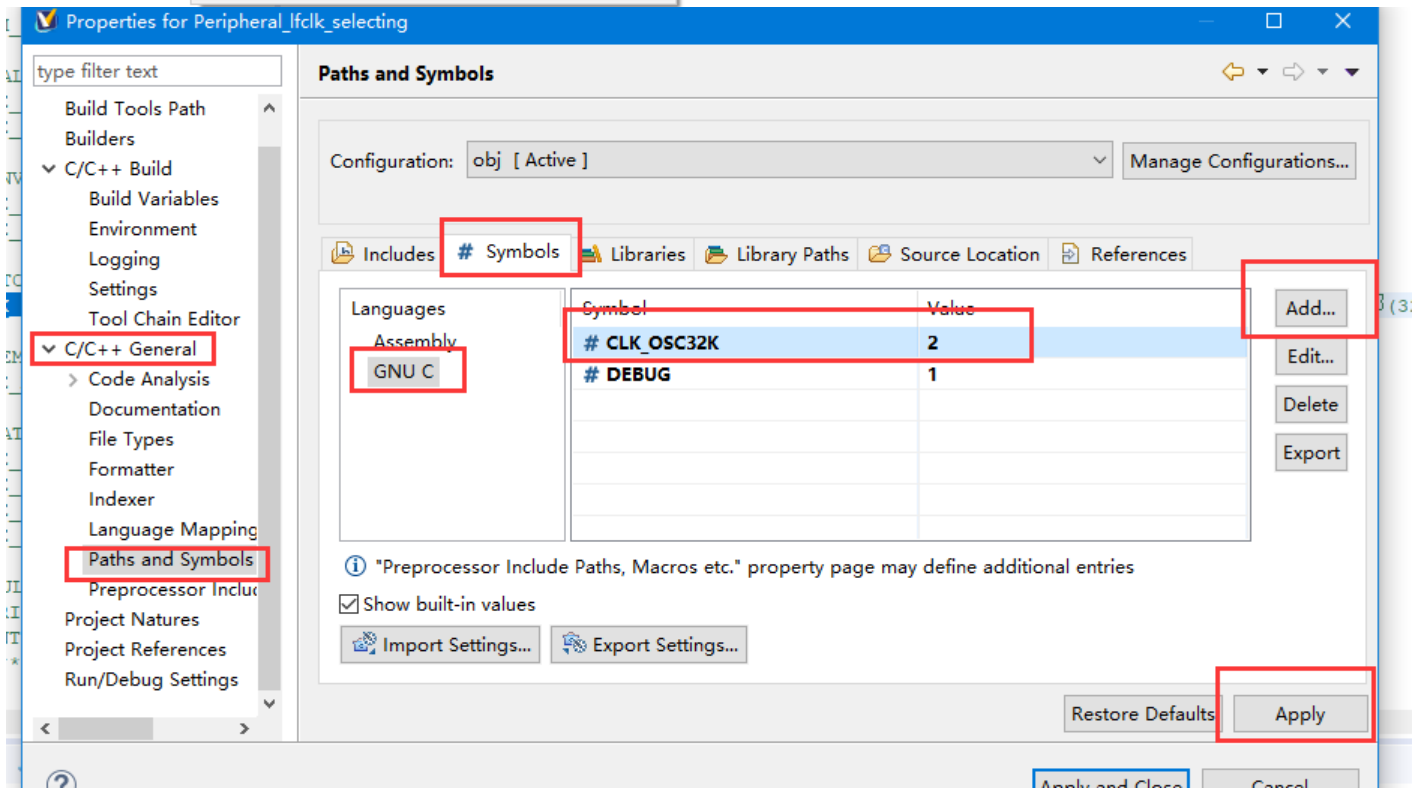


在Mounriver studio中配置为内部RC 32.768:

BLE下低频时钟的选择



- 是否打开根据温度变化校准的功能, 单次校准耗时小于10ms (默认:TRUE)
- 是否打开定时校准的功能, 单次校准耗时小于10ms (默认:TRUE)
- 定时校准的周期, 单位ms (默认:120000)
- 是否开启SNV功能, 用于储存绑定信息 (默认:TRUE)
- SNV信息保存地址, 使用data flash最后 (默认:0x77E00)
- RTC时钟选择, 如包含主机角色必须使用外部32K (默认:0 外部(32768))
- 蓝牙协议栈使用的RAM大小, 不小于6K (默认:(1024*6))
- 单个连接最大包长度 (默认:27 (ATT_MTU=23), 取值范围[27~251]
- 控制器缓存的包数量 (默认:5)
- 单个连接事件最多可以发多少个数据包 (默认:1)
- 发射功率 (默认:LL_TX_POWEER_0_DBM (0dBm))
- 最多可同时做多少从机角色 (默认:1)
- 最多可同时做多少主机角色 (默认:3)



From:

Kingsley's Tech wiki

文档ID:**wch:ch57x:lfclk_with_ble**

文档内容最后更新时间: **2020/12/03 20:58**

文档生成时间: **2020/12/07 10:07**